

On page 2, line 30, replace "Verilog" with -- VERILOG --.
On page 2, line 31, replace "Verilog" with -- VERILOG --.
On page 3, line 7, replace "Verilog" with -- VERILOG --.
On page 3, line 13, replace "Verilog" with -- VERILOG --.
On page 3, line 23, replace "Verilog" with -- VERILOG --.
On page 4, line 17, replace "Verilog" with -- VERILOG --.
On page 4, line 19, replace "Verilog" with -- VERILOG --.
On page 4, line 23, replace "Verilog" with -- VERILOG --.
On page 4, line 26, replace both instances of "Verilog" with -- VERILOG --.
On page 4, line 29, replace "Verilog" with -- VERILOG --.
On page 5, line 4, replace "Verilog" with -- VERILOG --.
On page 5, line 5, replace "Verilog" with -- VERILOG --.
On page 5, line 6, replace "Verilog" with -- VERILOG --.
On page 5, line 8, replace "Verilog" with -- VERILOG --.
On page 5, line 13, replace "Verilog" with -- VERILOG --.
On page 5, line 14, replace "Verilog" with -- VERILOG --.
On page 5, line 15, replace "Verilog" with -- VERILOG --.
On page 5, line 17, replace both instances of "Verilog" with -- VERILOG --.
On page 5, line 18, replace "Verilog" with -- VERILOG --.
On page 5, line 20, replace "Verilog" with -- VERILOG --.
On page 5, line 23, replace "Verilog" with -- VERILOG --.
On page 5, line 24, replace "Verilog" with -- VERILOG --.
On page 5, line 26, replace "Verilog" with -- VERILOG --.
On page 5, line 28, replace "Verilog" with -- VERILOG --.
On page 5, line 29, replace both instances of "Verilog" with -- VERILOG --.
On page 5, line 31, replace "Verilog" with -- VERILOG --.
On page 6, line 1, replace "Verilog" with -- VERILOG --.
On page 6, line 3, replace "Verilog" with -- VERILOG --.
On page 6, line 8, replace "Verilog" with -- VERILOG --.
On page 6, line 11, replace "Verilog" with -- VERILOG --.
On page 6, line 13, replace "Verilog" with -- VERILOG --.
On page 6, line 15, replace "Verilog" with -- VERILOG --.

On page 6, line 24, replace "Verilog" with -- VERILOG --.
On page 6, line 25, replace "Verilog" with -- VERILOG --.
On page 7, line 25, replace "Verilog" with -- VERILOG --.
On page 7, line 26, replace "Verilog" with -- VERILOG --.
On page 7, line 30, replace "Verilog" with -- VERILOG --.
On page 7, line 32, replace "Verilog" with -- VERILOG --.
On page 8, line 15, replace "Verilog" with -- VERILOG --.
On page 9, line 16, replace "Verilog" with -- VERILOG --.
On page 9, line 21, replace "Verilog" with -- VERILOG --.
On page 9, line 27, replace "Verilog" with -- VERILOG --.
On page 10, line 1, replace "Verilog" with -- VERILOG --.
On page 10, line 4, replace "Verilog" with -- VERILOG --.
On page 10, line 7, replace "Verilog" with -- VERILOG --.
On page 10, line 17, replace "Verilog" with -- VERILOG --.
On page 10, line 23, replace "Verilog" with -- VERILOG --.
On page 11, line 26, replace "Verilog" with -- VERILOG --.
On page 11, line 29, replace "Verilog" with -- VERILOG --.
On page 11, line 32, replace "Verilog" with -- VERILOG --.
On page 11, line 33, replace "Verilog" with -- VERILOG --.
On page 12, line 4, replace "Verilog" with -- VERILOG --.
On page 12, line 5, replace "Verilog" with -- VERILOG --.
On page 13, line 16, replace "Verilog" with -- VERILOG --.
On page 14, line 1, replace "Verilog" with -- VERILOG --.
On page 14, line 5, replace "Verilog" with -- VERILOG --.
On page 14, line 22, replace "Verilog" with -- VERILOG --.
On page 15, line 4, replace "Verilog" with -- VERILOG --.
On page 15, line 7, replace "Verilog" with -- VERILOG --.
On page 15, line 12, replace "Verilog" with -- VERILOG --.
On page 15, line 17, replace "Verilog" with -- VERILOG --.
On page 15, line 22, replace "Verilog" with -- VERILOG --.
On page 15, line 24, replace "Verilog" with -- VERILOG --.
On page 16, line 12, replace "Verilog" with -- VERILOG --.